

BÁO CÁO THÍ NGHIỆM MẠCH ĐIỆN

BÀI 7: MẠCH KHUẾCH ĐẠI THUẬT TOÁN (OP-AMP)

Họ&Tên SV	MSSV	Nhóm TN:	Ngày TN:

I. Mạch khuếch đại đảo:

1) Vẽ mạch Thí nghiệm:

2) Bảng số liệu đo :

VR	V _{p-p}		Gain	Phase
	V _{in}	V _{out}		
Vị trí 1				
Vị trí 2				
Vị trí 3				

3) Vẽ dạng tín hiệu vào (V_{in}(t)) và ra (V_{out}(t)) của mạch OP-AMP : (ứng với 3 vị trí của VR)

4) Trình bày công thức lý thuyết của các kết quả đo:

II. Mạch khuếch đại không đảo:

1) Vẽ mạch Thí nghiệm:

2) Bảng số liệu đo :

VR	V _{p-p}		Gain	Phase
	V _{in}	V _{out}		
Vị trí 1				
Vị trí 2				
Vị trí 3				

3) Vẽ dạng tín hiệu vào (V_{in}(t)) và ra (V_{out}(t)) của mạch OP-AMP : (ứng với 3 vị trí của VR)

4) Trình bày công thức lý thuyết của các kết quả đo:

III. Mạch cộng dùng OP-AMP:

1) Vẽ mạch Thí nghiệm:

2) Bảng số liệu đo :

Trường hợp		V_{out}
S_1	S_2	
OFF	OFF	
ON	OFF	
OFF	ON	
ON	ON	

3) Trình bày công thức lý thuyết của các kết quả đo:

IV. Mạch chuyển đổi điện áp - dòng điện:

1) Vẽ mạch Thí nghiệm:

2) Bảng số liệu đo :

V_{in} (V)	I_{out} (mA)
3	
5	
7	

3) Trình bày công thức lý thuyết của các kết quả đo:

V. Mạch chuyển đổi dòng điện - điện áp :

1) Vẽ mạch Thí nghiệm:

cuu duong than cong. com

2) Bảng số liệu đo :

I_{in} (mA)	V_{out} (V)
4	
6	
8	

3) Trình bày công thức lý thuyết của các kết quả đo:

VI. Mạch tích phân :

1) Vẽ mạch Thí nghiệm:

2) Vẽ dạng tín hiệu vào ($V_{in}(t)$) và ra ($V_{out}(t)$) :

3) Trình bày công thức lý thuyết của các kết quả đo:

VII. Mạch vi phân :

1) Vẽ mạch Thí nghiệm:

2) Vẽ dạng tín hiệu vào ($V_{in}(t)$) và ra ($V_{out}(t)$) :

3) Trình bày công thức lý thuyết của các kết quả đo:

cuu duong than cong. com

cuu duong than cong. com