

BÀI THỰC HÀNH SỐ 3

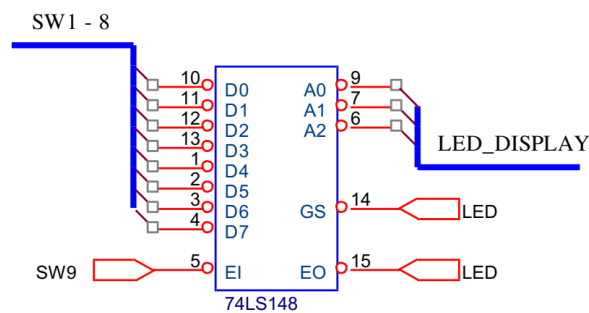
THIẾT KẾ MẠCH TỔ HỢP DÙNG IC GIẢI MÃ, ĐỒN KÊNH MẠCH CỘNG - MẠCH SO SÁNH

I/ MỤC ĐÍCH, YÊU CẦU.

- Trong phần thực hành này, chúng ta sẽ khảo sát chức năng mã hoá, giải mã, đôn kênh của các vi mạch.
- Thiết kế các mạch tổ hợp theo kiểu tạo hàm nhiều biến, nhiều ngõ ra.
- Giúp sinh viên hiểu được hoạt động của các mạch mã hoá, giải mã, đôn kênh.
- Khảo sát thực hành các bộ cộng, mạch so sánh.

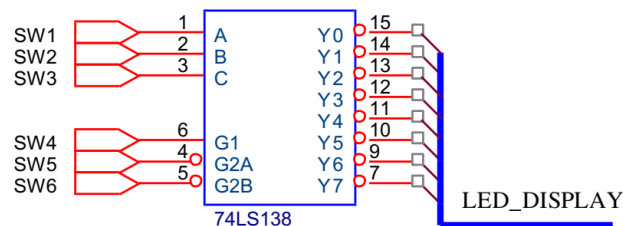
II/ PHẦN THỰC HÀNH.

1. Thiết kế vi mạch mã hóa 8 → 3:



- Các ngõ ra A2 A1 A0 đưa đến led-display.
- Chọn dữ liệu nhập D0 ÷ D7 bằng cách thay đổi mức logic.
- Không cần thực hiện các chân chức năng EI, GS, EO.

2. Thiết kế vi mạch giải mã 3 → 8:



- Các ngõ ra Y0 – Y7 được quan sát bằng 7 LED.
- Các ngõ vào A, B, C có được bằng cách thay đổi mức logic.
- Không cần thực hiện các chân chức năng G1, G2A, G2B.

3. Thiết kế mạch cộng 2 số nhị phân 2 bit.

4. Thiết kế mạch so sánh 2 số nhị phân 2 bit.